



UNIVERSIDAD DE SAN CARLOS DE GUATEMALA
FACULTAD DE INGENIERIA
ESCUELA DE CIENCIAS Y SISTEMAS

PROGRAMA DEL CURSO DE ORGANIZACIÓN COMPUTACIONAL

CODIGO:	0964	CREDITOS:	4
ESCUELA:	Ciencias y Sistemas	AREA:	Ciencias de la Computación
PRERREQUISITO:	152 771 962	POSTREQUISITO:	778
CATEDRATICO:	Ing. Otto Rene Escobar Leiva	AUXILIAR:	Daniel E. García P.
CATEGORIA:	Obligatorio	SECCION:	A
HORAS POR SEMANA DEL CURSO:	4	HORAS POR SEMANA DE LABORATORIO:	2
DIAS QUE SE IMPARTE EL CURSO:	Martes y Jueves	DIAS DE LABORATORIO:	Miércoles
HORARIO DEL CURSO:	9:00 – 10:40	HORARIO DE LABORATORIO:	9:00 – 10:40

DESCRIPCIÓN DEL CURSO

Llevar a la práctica los conocimientos aprendidos en clase en lo que respecta a la lógica combinacional y secuencial de la electrónica digital, para que puedan lograr comprender la estructura interna de las computadoras, desde el punto de vista más básico, que permiten realizar tareas sencillas que sumándolas una a una realizan procesos complejos como los que actualmente conocemos.

OBJETIVOS GENERALES

Proporcionar al estudiante los conocimientos y prácticas necesarias acerca de las técnicas de diseño y resolución de problemas de tipo digital o combinacional, para desarrollar habilidades que corresponden al rol de una persona capaz de solucionar problemas de ámbito electrónico digital.

Objetivos Específicos:

Conocimientos

1. Conceptos básicos de la electrónica digital.
2. Aplicación de la lógica combinacional para la solución de problemas específicos.
3. Organización y arquitectura de unidades centrales de procesos.

METODOLOGÍA

- Para el curso se programarán clases presenciales con contenido audiovisual, lecturas, tareas, exámenes cortos, y prácticas para hacer en el horario del curso y en casa.

CONTENIDO PROGRAMÁTICO

1. Unidad I: Lógica combinacional

- Lógica binaria
- Compuertas lógicas básicas
- Álgebra de boole
- Funciones de boole
- Relaciones interpretativas del álgebra de boole y las compuertas lógicas

- Formas canónicas y normalizadas de las funciones de boole
 - Modelos de simplificación de las funciones de boole
2. Unidad II: Aplicaciones de la lógica combinacional
- Procedimiento de diseño con lógica combinacional
 - Circuitos digitales en lógica combinacional con mediana y baja escala de integración, (conceptos de integración, bloques aplicativos, sumadores en cascada, restadores en cascada, mux, demux, decoder, encoder, memorias ROM)
3. Unidad III: Lógica secuencial síncrona
- Conceptos de retroalimentación
 - Los Flip-flops (tipos, base de tiempo, etc)
 - Diagramas de estado (redes Mealy y Moore)
 - Métodos de simplificación de los diagramas de estado.
4. Unidad IV: Aplicaciones de la lógica secuencial
- Procedimiento de diseño
 - Circuitos digitales secuenciales de mediana y baja integración (registros, memorias RAM, contadores digitales)
5. Unidad V: Lógica de operaciones entre registros
- Microoperaciones
 - Macrooperaciones
 - Organización y arquitectura de un sistema de procesamiento simple
 - Diseño de un sistema de procesamiento simple
6. Unidad VI: Organización y arquitectura de procesos, unidad central de control y periféricos

- Organización y arquitectura de un CPU
- Arquitectura funcional de un computador
- Organización y secuenciamiento de operaciones realizadas en los I/O de un computador (concepto de programación periférica, concepto de programación simultánea, concepto de ejecución simultánea por periférico)
- Presentación de procesamiento en paralelo y computadores RISC

BIBLIOGRAFIA

Lógica digital y diseño de computadores. M. Morris Mano, Prentice Hall.

Bibliografía Complementaria

Mandado, E.: "Sistemas Electrónicos Digitales". Marcombo Boixareu Editores, Última edición.

Thomas C. Bartee: "Fundamentos de Computadoras Digitales". Mc. Graw Hill, quinta edición (Primera en castellano)

Tocci R. J.: "Sistemas Digitales, Principios y Aplicaciones". Prentice Hall, tercera edición.

Tanenbaum, A. S.: "Organización de Computadoras, un enfoque estructurado". Prentice Hall Hispanoamericana S. A., 1992