



***Programa del Laboratorio de Organización Computacional***

<b>Código:</b>	0964	<b>Sección:</b>	C
<b>Escuela:</b>	Ciencias y Sistemas	<b>Área:</b>	<i>Ciencias de la Computación</i>
<b>Categoría:</b>	Obligatorio	<b>Periodo:</b>	<i>Segundo Semestre 2024</i>
<b>Catedrático:</b>	Ing. Otto René Escobar Leiva	<b>Auxiliar:</b>	<i>Joseph Jeferson Marroquin Monroy, Yeinny Melissa Catalán de León</i>
<b>Salón:</b>	<i>Edificio T-3, Salón 315</i>	<b>Salón:</b>	<i>Edificio T-3, Salón 309</i>
<b>Horario:</b> Martes y Jueves de 12:20 a 14:00 PM		<b>Horario:</b> <i>Sábado de 11:30 AM a 1:10 PM</i>	

**Descripción**

De una forma general el laboratorio del curso busca introducir al estudiante en la aplicación de los conceptos básicos de la electrónica digital, empezando en el área de lógica combinacional hasta la construcción e integración de circuitos con lógica secuencial utilizando una gran cantidad de componentes electrónicos y circuitos integrados detallados a continuación.

**Objetivos**

- Que el estudiante comprenda la construcción y funcionamiento de los componentes electrónicos.
- Capacitar al estudiante para sea capaz de aplicar los conocimientos de la electrónica básica para la construcción de circuitos lógicos funcionales.
- Hacer que el estudiante desarrolle la capacidad de implementar circuitos electrónicos combinatoriales a través del uso de lógica booleana y mapas de Karnaugh.
- Introducir al estudiante en la lógica secuencial y sus aplicaciones.
- El egresado será capaz de solucionar problemas por medio del uso de la electrónica digital

## **Contenido**

### **Conceptos básicos de la Electrónica**

- Simbología
- Fuentes de Alimentación
- Resistencias
- Capacitores
- Diodos y Transistores
- Compuertas Lógicas

### **Lógica binaria**

- Álgebra de Boole
- Minterminos y Maxterminos
- Mapas de Karnaugh

### **Lógica Combinacional**

- Comparadores
- Multiplexor (MUX)
- Demultiplexor (DEMUX)
- Diseño de un controlador
- De binario a BCD

### **Bloques digitales combinacionales MSI tipo aritmético (ALU)**

- Sumador
- Restador
- Multiplicador
- ALU

### **Dispositivos Electromecánicos**

- Dispositivos electromecánicos
- Inductor
- Relé
- Motores Dc

### **Diseño con lógica Secuencial**

- Introducción a lógica secuencial
- Flip – flops

### **Lógica Secuencial II**

- Registros digitales
- Contadores

### **Motor Steppers**

- Motores Steppers (Manejo)

### **Memoria de acceso aleatorio**

- Memoria de acceso aleatorio (Uso e implementación)

### **Comunicación**

- Medios de Comunicación del Computador ● Puerto Paralelo

### **Comunicación Serial**

- Puerto Serial
- Comunicación Serial
- Protocolo RS-232

### **Arduino**

- Microcontroladores y Sensores

### **Evaluación**

La nota del laboratorio se distribuye de la siguiente manera:

<b>Actividad</b>	<b>Punteo</b>
<b>Práctica 1</b>	<b>7.5pts</b>
<b>Práctica 2</b>	<b>12.5pts</b>
<b>Práctica 3</b>	<b>15pts</b>
<b>Proyecto</b>	<b>30pts</b>
<b>Exámenes cortos</b>	<b>10pts</b>
<b>Hojas de Trabajo</b>	<b>15pts</b>
<b>Final</b>	<b>10pts</b>
<b>TOTAL</b>	<b>100pts</b>

### **Observaciones**

La calificación de las prácticas y/o proyecto será en forma virtual acoplándose al día que se les indique, de no presentarse algún miembro del grupo y no poseer una justificación válida, este tendrá la nota de 0 pts. En la práctica y/o proyecto, otros aspectos específicos de las actividades estarán descritos en las hojas de calificación.

## **Bibliografía**

- Lógica digital y diseño de computadores. M. Morris Mano, Prentice Hall.
- Mandado, E.: "Sistemas Electrónicos Digitales". Marcombo Boixareu Editores, Última edición.
- Tanenbaum, A. S.: "Organización de Computadoras, un enfoque estructurado". Prentice Hall Hispanoamericana S. A., 1992.

## ***Cronograma de Actividades***

<b>Actividad</b>	<b>Fecha de inicio</b>	<b>Fecha de entrega</b>
<b>Práctica 1</b>	02/08/2024	<b>16/08/2024</b>
<b>Práctica 2</b>	16/08/2024	<b>31/08/2024</b>
<b>Práctica 3</b>	06/09/2024	<b>20/09/2024</b>
<b>Proyecto</b>	<b>29/09/2024</b>	<b>26/10/2024</b>