



Programa del laboratorio de Organización Computacional			
Código:	0964	Sección:	B
Escuela:	Ciencias y Sistemas	Área:	Ciencias de la Computación
Categoría:	Obligatorio	Periodo:	Primer Semestre 2023
Catedrático:	Ing. Otto Escobar Leiva	Auxiliar:	Julio Cifuentes
Salón:	MEET	Salón:	MEET
Horario:	Martes y jueves 12:20-14:00	Horario:	Viernes 19:00 – 20:40

Descripción

De una forma general el laboratorio del curso busca introducir al estudiante en la aplicación de los conceptos básicos de la electrónica digital, empezando en el área de lógica combinacional hasta la construcción e integración de circuitos con lógica secuencial utilizando una gran cantidad de componentes electrónicos y circuitos integrados detallados a continuación.

Objetivos

- Que el estudiante comprenda la construcción y funcionamiento de los componentes electrónicos.
- Capacitar al estudiante para sea capaz de aplicar los conocimientos de la electrónica básica para la construcción de circuitos lógicos funcionales.
- Hacer que el estudiante desarrolle la capacidad de implementar circuitos electrónicos combinacionales a través del uso de lógica booleana y mapas de Karnaugh.
- Introducir al estudiante en la lógica secuencial y sus aplicaciones.
- El egresado será capaz de solucionar problemas por medio del uso de la electrónica digital.

Contenido

Conceptos básicos de la Electrónica

- Simbología
- Fuentes de Alimentación
- Resistencias
- Capacitores
- Diodos y Transistores
- Compuertas Lógicas

Lógica binaria

- Álgebra de Boole
- Minterminos y Maxterminos
- Mapas de Karnaugh

Lógica Combinacional

- Comparadores
- Multiplexador (MUX)
- Demultiplexador (DEMUX)
- Diseño de un controlador
- De binario a BCD

Bloques digitales combinacionales MSI tipo aritmético

- Sumador
- Restador
- Multiplicador

Dispositivos Electromecánicos

- Dispositivos electromecánicos
- Inductor
- Relé
- Motores Dc

Diseño con lógica Secuencial

- Introducción a lógica secuencial
- Flip – Flops
- Registros digitales
- Contadores

Lógica Secuencial II

- Conversión de flip-flops
- Diagramas de estado
- Diseño de circuitos electrónicos con lógica secuencial+

Motor Steppers

- Motores Steppers (Manejo)

Memoria de acceso aleatorio

- Memoria de acceso aleatorio (Uso e implementación)

Comunicación

- Medios de Comunicación del Computador
- Puerto Paralelo
- Dudas Proyecto

Comunicación Serial

- Puerto Serial
- Comunicación Serial
- Protocolo RS-232

Evaluación

La nota del laboratorio se distribuye de la siguiente manera:

ACTIVIDAD	PUNTEO
Práctica 1	7.5 pts
Práctica 2	12.5 pts
Práctica 3	15 pts
Proyecto	30 pts
Cortos	10 pts
Hojas de trabajo	15 pts
Final	10 pts
TOTAL	100 pts

Observaciones/

La calificación de las prácticas y/o proyecto será en forma virtual acoplándose al día que se les indique, de no presentarse algún miembro del grupo y no poseer una justificación válida, este tendrá la nota de 0 pts. En la práctica y/o proyecto, otros aspectos específicos de las actividades estarán descritos en las hojas de calificación.

Bibliografía

- Lógica digital y diseño de computadores. M. Morris Mano, Prentice Hall.
- Mandado, E.: "Sistemas Electrónicos Digitales". Marcombo Boixareu Editores, Última edición.
- Tanenbaum, A. S.: "Organización de Computadoras, un enfoque estructurado". Prentice Hall Hispanoamericana S. A., 1992.

Cronograma Actividades

ACTIVIDAD	FECHA INICIO	FECHA ENTREGA
PRACTICA 1	30/01/2023	17/02/2023
PRACTICA 2	20/02/2023	10/03/2023
PRACTICA 3	12/03/2023	31/03/2023
PROYECTO	10/04/2023	04/05/2023